

### 3. LOGICKÝ ČLEN „NOT“ (NE) JAKO INVERTOR.

Inverzní funkce mohou být vykonávány jedním z hradel „NAND“. Propojením obou vstupů mezi sebou se hradlo „NAND“ stává invertorem a obvod invertuje logické stavy na vstupu. Ve schemech je invertor pro přehlednost znázorněn trojúhelníkovým symbolem přesto, že je v našem případě vytvořen z hradla „NAND“.

V daném zapojení je spínač „A“ užíván k zavedení logického stavu na vstup invertoru. Indikátor „X“ (jedna LED) indikuje logický stav, „Y“ (druhá LED) indikuje logický stav výstupu.

Prohlédněte si schema a zapojte obvod.

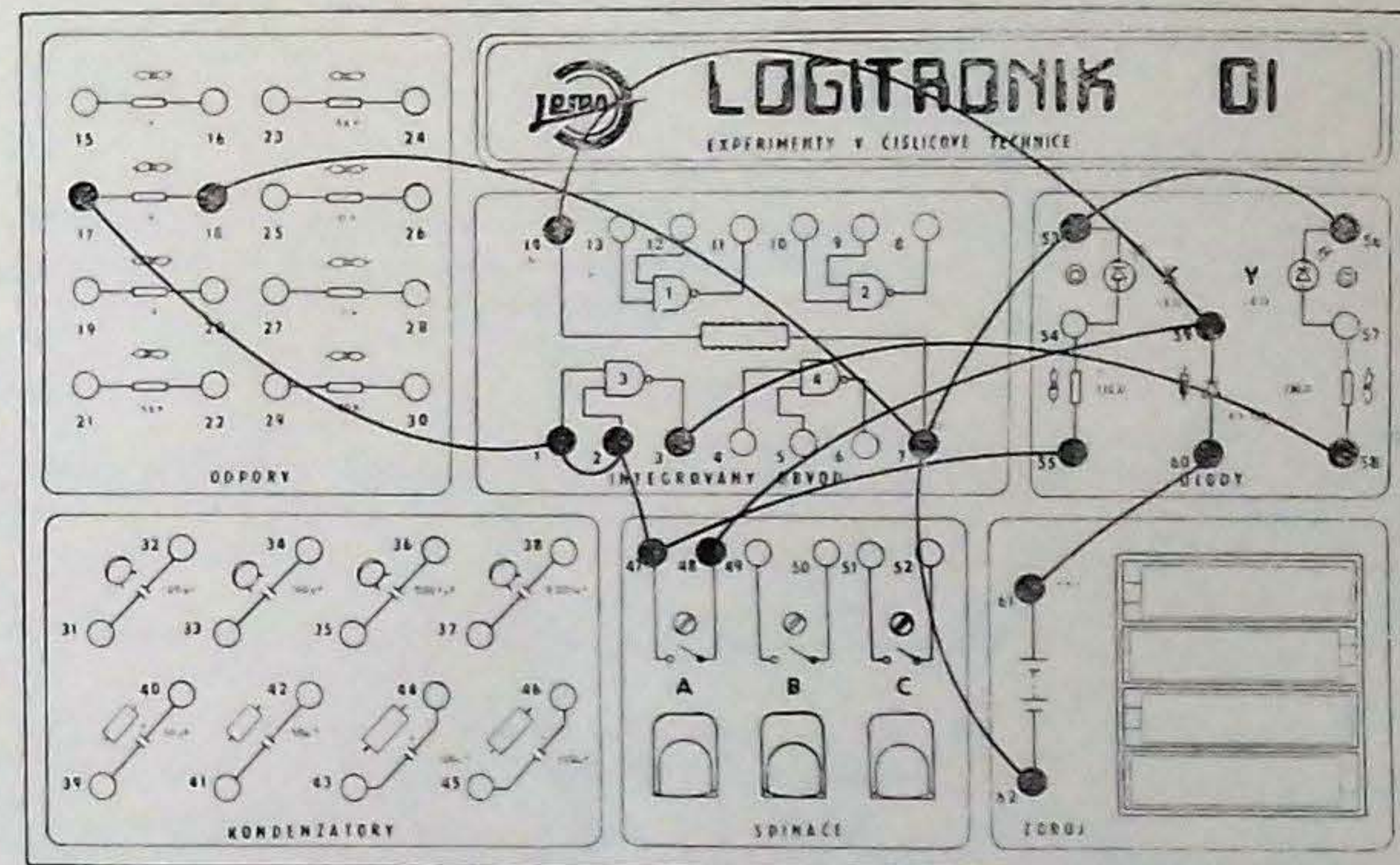
Není-li spínač sepnut, na vstup invertoru proniká záporné napětí přes odpor 1k, tzn. úroveň log. 0 svítí LED „Y“ a indikuje nám log. 1 na výstupu. Nyní sepne spínač „A“. Tím je přivedeno kladné napětí zdroje na vstup invertoru, tzn. log. 1. Tato skutečnost je indikována rozsvícením LED „X“. Indikátor výstupu „Y“ zhasne – na výstupu je log. 0.

Na základě pozorování doplňte tabulku pro toto zapojení. Doplňenou tabulku porovnejte s tabulkou zapojení č. 2.

Obě jsou shodné.

Vstup	Výstup
0	
1	

POZNAMKY:



Postup zapojování:

17-1-2-47-55, 18-7-53-56-62, 3-58, 48-59-14, 61-60

