

16. LOGICKÝ OBVOD „AND“ (I) JAKO HRADLO PRO PŘENOS ÚDAJŮ (DAT)

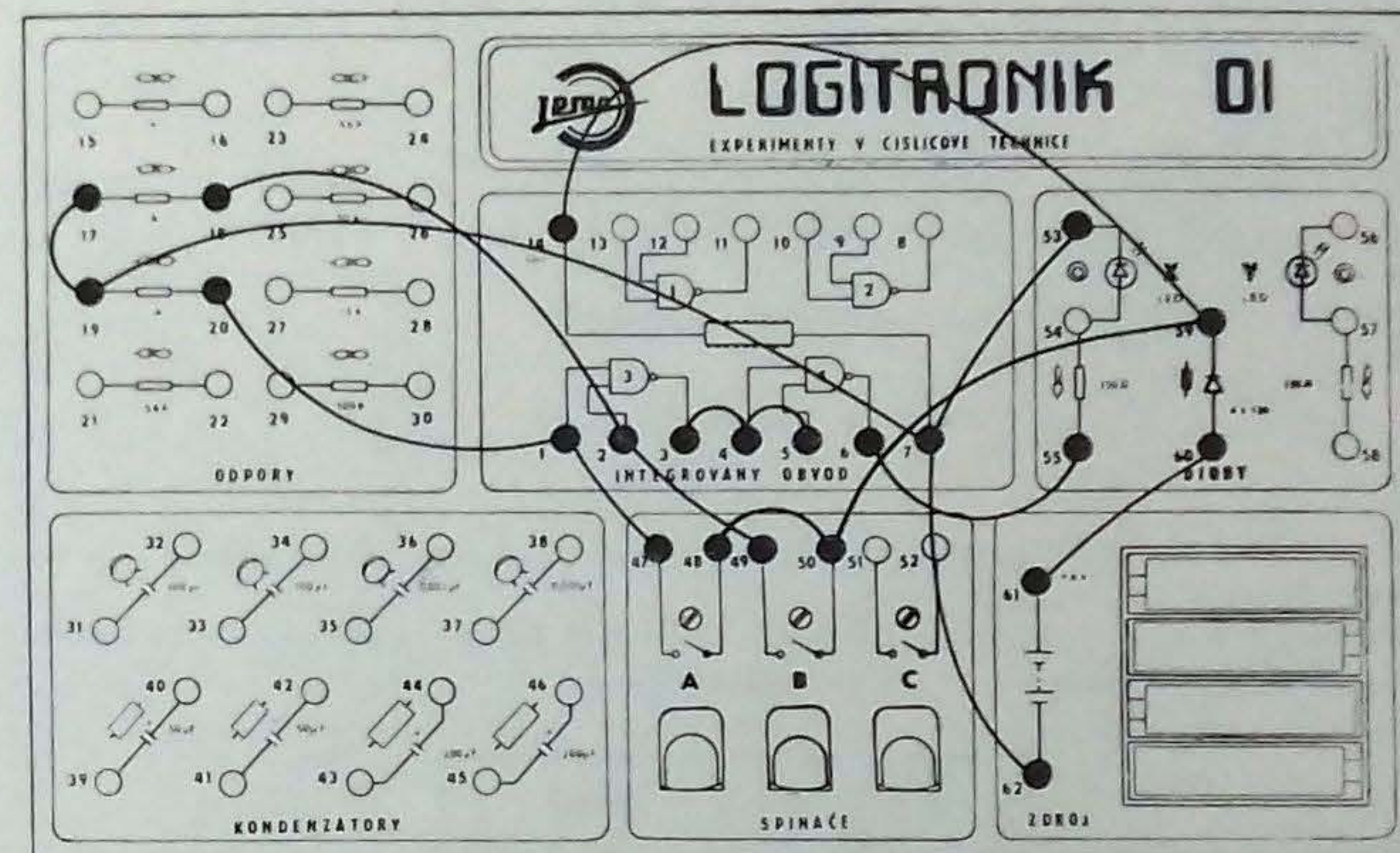
V počítačových obvodech jsou základní logické funkce užívány k převodu dat na místa určení. Pomocí hradla je řízen postup logického signálu z jedné části obvodu do následující. Je-li hradlo otevřeno (aktivováno) spínačem B umožňuje přenos dat na výstup obvodu. Pokud je hradlo uzavřeno je na jeho výstupu log. 0.

Zapojte obvod dle schéma a postupu zapojení:

Stiskněte spínač A, ale spínač B ponechte rozpojen. Všimněte si, že na výstupu hradla nedošlo ke změně log. stavu. Nyní stiskněte spínač B a držte jej sepnutý. Současně několikrát uvolněte a stiskněte spínač A a všimněte si, že logická úroveň výstupu se bude měnit shodně se změnou na vstupu A – z toho vyplývá, že informace (log. 1, nebo log. 0) jsou přenášeny na výstup.

Aktivace B	Výstup X
0	0
1	A

POZNÁMKY:



Postup zapojování:

17-19-7-53-62, 18-2-49, 20-1-47, 3-4-5, 6-55
48-50-59-14, 61-60

