

17. LOGICKÝ OBVOD „NAND“ (NE I) PRO PŘENOS DAT.

Tutěž funkci stejně jako předchozí můžeme vykonávat pomocí hradla „NAND“ – viz schéma zapojení. V tomto zapojení je vstupní údaj invertován na výstup.

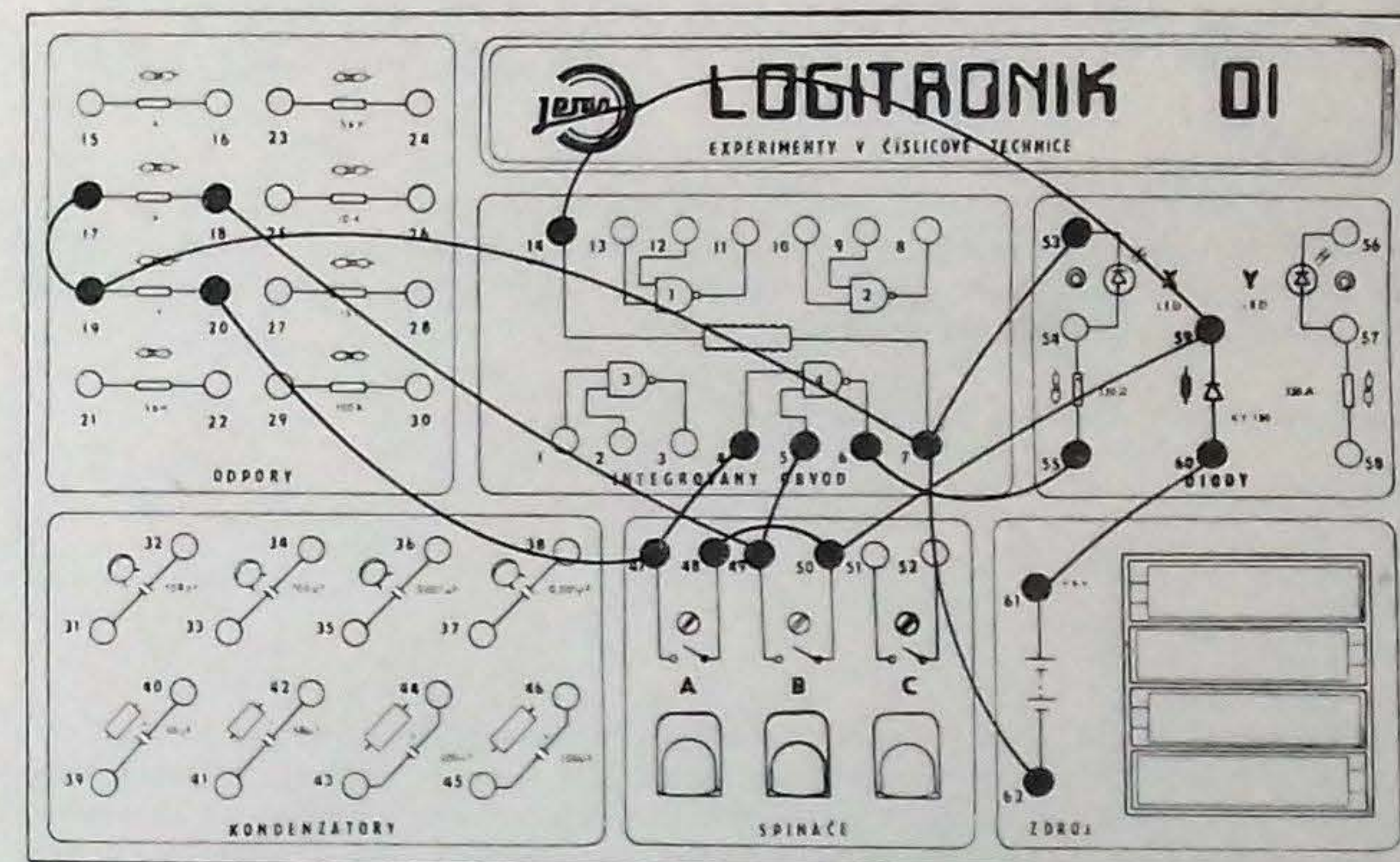
Provedte zapojení obvodu dle schéma a postupu zapojení.

Je-li spínač B nesepnut, vstupní informace ze spínače A se neprojeví na výstupu – je na něm indikována log. 1.

Stiskneme-li spínač A při současně zapnutém spínači B vidíme, že vstupní údaj je invertován na výstup. Tyto operace jsou znázorněny v tabulce.

Aktivace B	Výstup X
0	1
1	\bar{A}

POZNÁMKY:



Postup zapojování:

17-19-7-53-62, 18-49-5, 20-47-4, 6-55, 48-50-59-14, 61-60

