

9. LOGICKÝ OBVOD „NAND“ (NE I) S IO – DVOUVSTUPOVÉ HRADLO.

Dvouvstupové hradlo „NAND“ je základní obvod IO MH 7400. Tento IO obsahuje čtyři stejná dvouvstupová hradla.

Proveďte zapojení dle schematu a postupu.

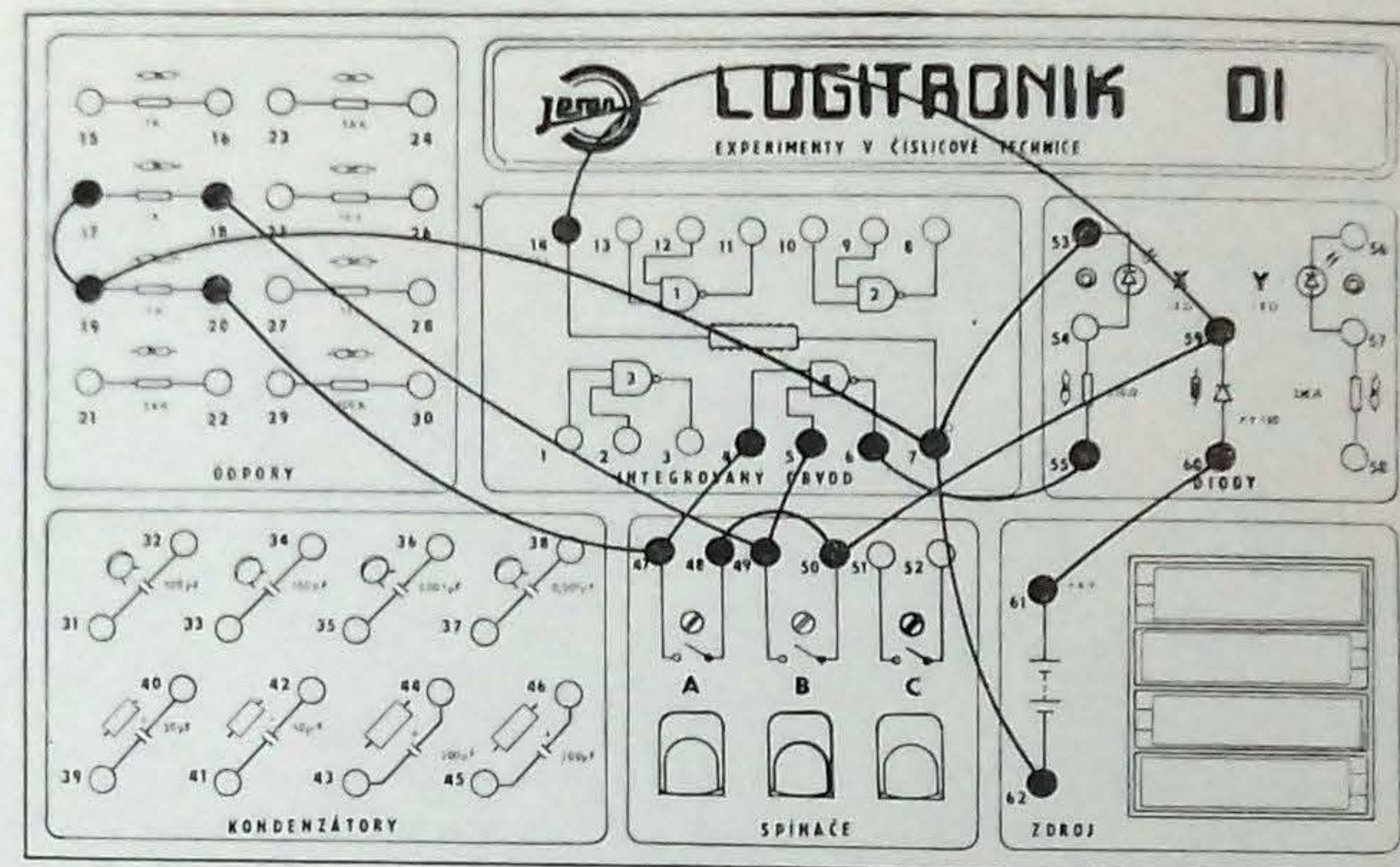
Jsou-li oba spínače nesepnuty, je vstup log 0, na výstupu je indikována pomocí LED log 1. Je-li jeden spínač sepnut, je na výstupu stále log 1. Sepneme-li oba spínače, změní se stav na výstupu na log 0.

Dle pozorování vyplňte pravdivostní tabulku:

A	B	X
0	0	
0	1	
1	0	
1	1	

Tabulka je shodná s tabulkou zapojení č. 8
Rovněž log. rovnice je stejná jako u zapojení č. 8

POZNÁMKY:



Postup zapojování:

17-19-7-53-62, 18-49-5, 20-47-4, 6-55, 48-50-59-14, 61-60

